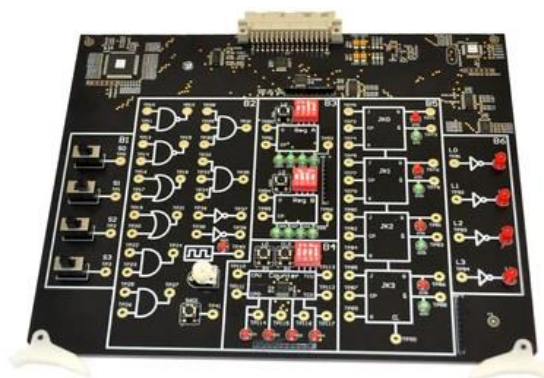


P4032

Entrenador didáctico en Puertas y flip-flops

Contenido didáctico/ensayos:

- Conocimiento de los circuitos lógicos básicos
- Conocimiento de los conceptos de tabla de verdad, símbolos, ecuaciones de conmutación y diagrama de impulsos para todas las puertas lógicas básicas
- Conocimiento de las funciones y leyes de Boole
- Demostración experimental de las funciones y leyes de Boole
- Estructura de los circuitos lógicos básicos en tecnología NAND y NOR
- Simplificación de circuitos lógicos por medio de diagramas KV y comprobación experimental
- Conocimiento del principio del flip flop
- Análisis por medición técnica del funcionamiento del flip flop JK (señal de entrada estática y dinámica / control de un solo pulso)
- Análisis de un circuito contador
- Localización de 7 fallos activables a través de relés



Volumen de suministro:

- 1 tarjeta de experimentación con puertas lógicas (NOT, AND, OR, NAND, NOR, EXOR, EXNOR) y un segmento de puertas
- 1 tarjeta de experimentación flip flop JK
- Navegador del curso el cual es una plataforma de experimentación multimedia y está basado en formato HTML, con animaciones y gráficos que ayudan a la transmisión de conocimientos, incluye teoría y experimentación y permite crear documentación de los resultados.